

概述

TPS620 是一款高集成度低待机功耗的非隔离降压型恒压驱动芯片。适用于 20Vdc~265Vac 全电压输入的非隔离电源。

TPS620 芯片内部集成 500V 功率开关以及续流二极管，采用独有的电压电流控制技术，不需要外部环路补偿电容，即可实现优异的恒压特性，极大的节约了系统成本和体积。

TPS620 芯片采用多模式控制技术，并从输出电压经过芯片内部供电二极管给 VCC 供电，有效降低系统待机功耗，提高效率，并减小系统工作在轻载时的噪声。

TPS620 采用 SOP-8 封装。

特点

- 低待机功耗 <20mW at 120Vac&230Vac
- 固定 15V 输出电压
- 内部集成 500V 功率管
- 集成高压启动和供电电路
- 减小音频噪声的降幅调制技术
- 改善 EMI 的抖频技术
- $\pm 5\%$ 输出电压精度
- 内置软启动
- 保护功能
 - 过载保护
 - 短路保护
 - 过温保护
 - 逐周期限流

应用

- 辅助电源

典型应用

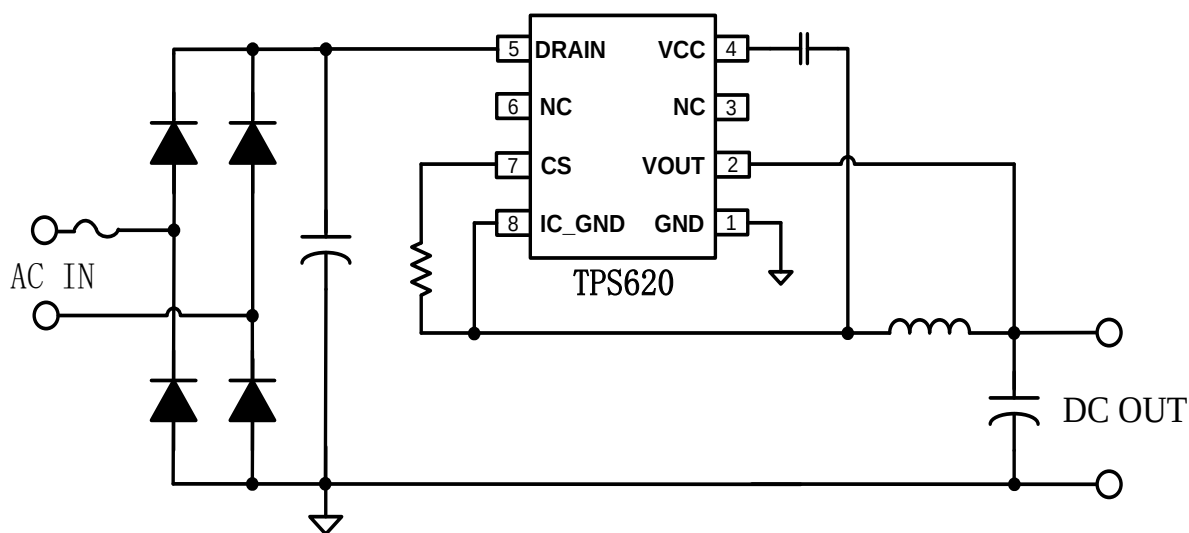


图 1 TPS620 典型应用

订购信息

订购型号	封装	温度范围	包装形式	打印
TPS620	SOP-8	-40℃ 到 105℃	编带 4000pcs/盘	TPS620 XXXXXXX

管脚封装

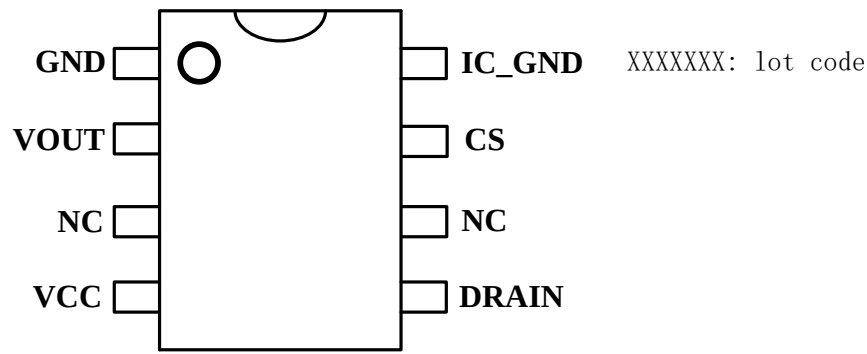


图 2 管脚封装图

管脚描述

管脚号	管脚名称	描述
1	GND	输出电压参考地
2	VOUT	输出电压端
3,6	NC	无连接
4	VCC	芯片电源端
5	DRAIN	芯片内部高压功率管的漏极
7	CS	电流采样端，采样电阻接在 CS 和 IC_GND 端之间
8	IC_GND	芯片地

极限参数，参考 IC_GND(注 1)

符号	参数	参数范围	单位
V _{DS}	内部高压功率管漏极到源极峰值电压	-0.3~500	V
VCC	VCC电压	-0.3~28	V
I _{CC_MAX}	VCC引脚最大电源电流	5	mA
CS	电流采样端	0.3~6	V
GND	输出电压参考地 (相对 IC_GND)	-650~ +0.3	V
VOUT	输出电压端 (相对 GND)	-0.3~28	V
P _{DMAX}	功耗(注 2)	0.45	W
θ _{JA}	PN结到环境的热阻	145	°C/W
T _J	工作结温范围	-40 to 150	°C
T _{STG}	储存温度范围	-55 to 150	°C

注 1： 最大极限值是指超出该工作范围，芯片有可能损坏。推荐工作范围是指在该范围内，器件功能正常，但并不完全保证满足个别性能指标。电气参数定义了器件在工作范围内并且在保证特定性能指标的测试条件下的直流和交流电参数规范。对于未给定上下限值的参数，该规范不予保证其精度，但其典型值合理反映了器件性能。

注 2： 温度升高最大功耗一定会减小，这也是由 T_{JMAX}, θ_{JA}, 和环境温度 T_A 所决定的。最大允许功耗为 P_{DMAX} = (T_{JMAX} - T_A)/θ_{JA} 或是极限范围给出的数字中比较低的那个值。

极限输出功率表

输出电流	测试条件描述	限值范围	单位
持续输出电流	输入电压 85Vac-265Vac	240	mA
脉冲输出电流	脉冲电流：持续时间<60S， 占空比<10%	350	mA
IC 峰值电流	内部 MOS 管限制最大电流	750	mA

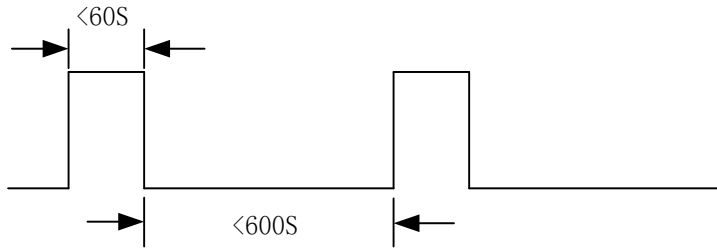


图 3 瞬时脉冲示意图

电气参数(注 3, 4) (无特别说明情况下, $T_A=25^{\circ}\text{C}$)

符号	描述	条件	最小值	典型值	最大值	单位
电源电压						
V_{CC}	V_{CC} 引脚稳态电压		14.5	15	15.5	V
V_{CC_ON}	V_{CC} 开启电压	Rising		11		V
V_{CC_OFF}	V_{CC} 关断电压	Falling		7.5		V
V_{CC_HYS}	V_{CC} 引脚电压迟滞			3.5		V
V_{CC_CHRG}	V_{CC} 充电开启电压	Falling		8		V
V_{CLAMP}	V_{CC} 引脚箝位电压	$I_{CLAMP}=2\text{mA}$		27		V
V_{CC_OLP}	V_{CC} 过载保护电压			12		V
I_{OP}	V_{CC} 工作电流	$V_{DRAIN}=40\text{V}$		200	300	μA
I_{CC}	V_{CC} 启动电流			2		mA
振荡器						
F_{OSC_MAX}	最大开关频率		54	60	66	kHz
D_{MAX}	最大占空比			64		%
电流采样						
V_{CS_TH}	电流检测限值			200		mV
T_{LEB}	前沿消隐时间			250		ns
T_{ILD}	电流限流延迟			100		ns
功率管						
R_{DS_ON}	功率管导通阻抗	$V_{out}=15\text{V}, I_{DS}=50\text{mA}$		9		Ω
I_{DSS}	功率管关断漏极漏电流	$V_{CC}=15\text{V}/V_{DS}=500\text{V}$			30	μA
BV_{DSS}	功率管的击穿电压	$V_{GS}=0\text{V}/I_{DS}=250\mu\text{A}$	500			V
V_{DS_SUP}	漏极供电电压		20			V
续流二极管						
V_{BR1}	二极管击穿电压	$I_R=5\mu\text{A}$	600			V
V_{F1}	二极管导通压降	$I_F=300\text{mA}$			1.7	V
I_{FAV1}	最大平均导通电流		300			mA
T_{RR1}	反向恢复时间	$I_F=300\text{mA},$ $I_R=600\text{mA}, I_{RR}=150\text{mA}$			35	ns
VCC 供电二极管						
V_{BR2}	二极管击穿电压	$I_R=5\mu\text{A}$	600			V
V_{F2}	二极管导通压降	$I_F=100\text{mA}$			1.7	V
I_{FAV2}	最大平均导通电流		100			mA
过热保护						
T_{SD}	过热调节温度			150		$^{\circ}\text{C}$
T_{SD_HYS}	过热保护温度迟滞			40		$^{\circ}\text{C}$

注 3: 典型参数值为 25°C 下测得的参数标准。

注 4: 规格书的最小、最大规范范围由测试保证, 典型值由设计、测试或统计分析保证。

内部结构框图

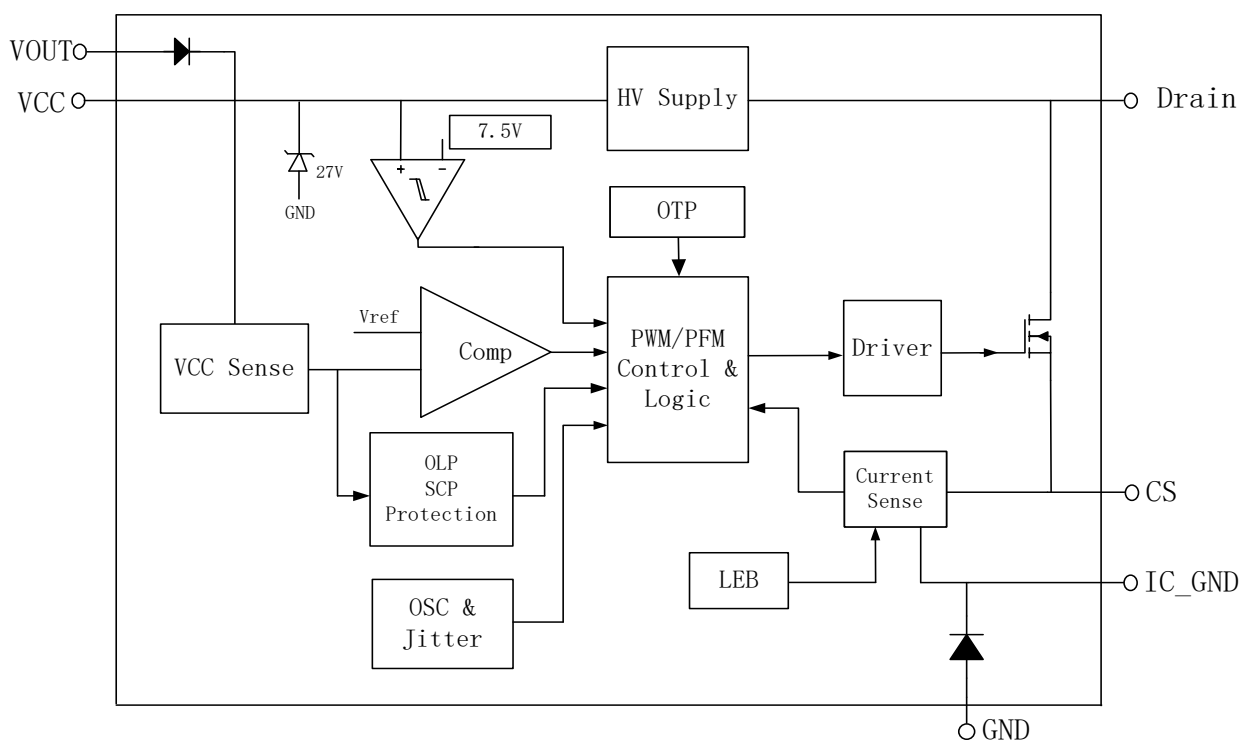


图 4 TPS620 内部框图

应用信息

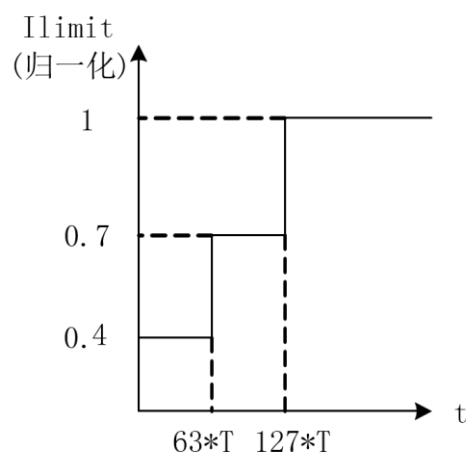
TPS620 是一款高压输入的超低待机功耗降压型恒压驱动芯片，采用特有的多模式控制，芯片内部集成 500V 功率开关和输出电压采样电阻，以及续流二极管，只需要极少的外围组件就可以达到优异的恒压特性。特别适合于辅助电源应用。

启动

系统上电后，母线电压直接通过 Drain 端对 V_{CC} 电容充电，当 V_{CC} 电压达到芯片开启阈值时，芯片内部控制电路开始工作。TPS620 内置 27V 稳压管，用于钳位 V_{CC} 电压。芯片正常工作时，需要的 V_{CC} 电流极低，所以无需辅助绕组供电。

软启动

芯片具有软启动功能，在软启动过程中，会分段增加原边峰值电流以减小开关应力，每一次重启都会经历软启动的过程。



输出电感

TPS620 可工作于 CCM、DCM 等多种工作模式，对于电感的选择包括感量、峰值电流以及平均电流。最终根据电感价格、电感尺寸以及系统效率来决定电感的大小。小感量电感可以减小尺寸、降低价格以及改善系统动态响应，但是，同时会

增大电感的峰值电流和输出纹波并且降低系统效率。相反的，大感量电感可以提高效率，因为需要更多线圈数，物理体积也会更大，动态响应也会变的更慢。综合电感价格、尺寸、系统效率以及动态响应，推荐电感纹波电流系数 r 不小于 25%，工作在 CCM 模式下，然后，根据输入/输出电压、系统开关频率、满载输出电流以及推荐电感纹波电流 ΔI_L 估算电感感量、峰值电流

$$L = \frac{V_{OUT}(V_{IN} - V_{OUT})}{V_{IN} * F * \Delta I_L}$$

其中

$$\Delta I_L = I_{out} * r$$

峰值电流

当电流纹波系数 r 确定后，就可以计算出峰值电流大小

$$I_{L_PEAK} = I_{O_MAX} + \frac{\Delta I_L}{2}$$

$$I_{L_VALLY} = I_{O_MAX} - \frac{\Delta I_L}{2}$$

同样由芯片的 I_{LIMIT} 参数可推算出最大的过载电流。

CS 电阻的选择

芯片可以根据 MOS 档位合理的设置电感的限流峰值，实际 CS 电阻的选择需要综合考虑负载电流和电流纹波，并留一定余量。

CS 电阻计算为：

$$R_{CS} = \frac{220(mV)}{I_{limit}(mA)}$$

注：内部比较器延时导致实际 CS_TH 略高于芯片内部 200mV 基准电压。

输入电容的选择

输入电容的用处在于输入电压以及 MOSFET 开关尖峰的滤波。由于降压转换器的输入电流是非连续的，需要电容对交流电流进行吸收，以保证平稳的输入电压。另外，输入电容需要能承受足

够的电流纹波。输入纹波电流有效值估算如下：

$$I_{IN_RMS} = I_{O_MAX} \times \sqrt{D \times (1-D)}$$

$$D = \frac{V_{OUT}}{V_{IN}}$$

为了减小噪声，建议输入电容选择电解电容。

输出电容的选择

输出电容的作用是输出电压的滤波以及输出动态电流的供应。当输出电流恒定时，输出纹波主要由输出电容的 ESR 以及容量决定。

$$V_{RIPPLE} = V_{RIPPLE_ESR} + V_{RIPPLE_C}$$

$$V_{RIPPLE_ESR} = \Delta I_L \times ESR$$

$$V_{RIPPLE_C} = \frac{\Delta I_L}{8 \times C_{OUT} \times f_{sw}}$$

假负载选择

系统中假负载作用是防止空载或轻载时输出电压飘高。假负载阻值过大会导致空载时输出电压飘高，而阻值过小会影响实际的带载能力，也会增大系统的待机功耗。因此需要合理的设置假负载阻值，推荐为 22Kohm。

多模式控制

TPS620 芯片采用 PWM/PFM 多模式控制技术，能有效降低系统待机功耗，提高效率，并减小系统工作在轻载时的噪声。

输出电压过压/过载、短路保护

TPS620 通过 VCC 引脚来实现输出电压的过载和短路保护，当 VCC 电压低于设定电压且保持 160ms，芯片即实现输出过载保护。保护后，功率 MOS 关断，芯片振荡器工作在最低频率为 8KHz，保护发生后，芯片会定时 2S 重新检测 VCC 电压，如果过载、短路解除，则正常工作，如未解除，继续保护。

其它保护功能

TPS620 内置多种保护功能，包括过温保护，逐周期限流等。

PCB 设计

在设计 TPS620 PCB 时，需要遵循以下建议：

旁路电容

V_{CC} 的旁路电容需要紧靠芯片 V_{CC} 和 IC_GND 引脚。

芯片 IC_GND

增加 IC_GND 引脚的敷铜面积以提高芯片散热。

芯片 IC_GND 输出电感之间的走线应该短粗,防止形成发射天线影响 EMI 辐射。

功率环路的面积

减小功率环路的面积，如输入母线电容、芯片 DRAIN 引脚以及 IC_GND 之间的环路，输出电容、输出电感、芯片内部续流二极管之间的环路以减小 EMI 辐射。

DRAIN 引脚

增加 DRAIN 引脚的敷铜面积以提高芯片散热。

DRAIN 引脚尽量远离低压引脚和元器件。

封装信息

